NORME INTERNATIONALE

INTERNATIONAL STANDARD

CEI
IEC
60796-2

Première édition
First edition
1990-09

Bus système à microprocesseurs – Données: 8 bits et 16 bits (MULTIBUS I)

Deuxième partie:
Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

Microprocessor system bus – 8-bit and 16-bit data (MULTIBUS I)

Part 2:
Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

© IEC 1990 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

International Electrotechnical Commission 3, rue de Varembé Geneva, Switzerland
Telefax: +41 22 919 0300 e-mail: inmail@iec.ch IEC web site http: //www.iec.ch

Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE J

Pour prix, voir catalogue en vigueur
For price, see current catalogue

SOMMAIRE

Pages

PRÉAMBULE 4

PRÉFACE 4

INTRODUCTION 6

SPÉCIFICATIONS MÉCANIQUES

Articles

1. Domaine d'application 6

2. Objet 6

3. Considérations sur le fond du panier 6

3.1 Relations entre les cartes 6

3.2 Affectation des broches pour le bus système 8

3.3 Connecteurs de bus 8

4. Facteurs déterminant le format 8

4.1 Normes de désignation des connecteurs et de numérotation des broches 8

4.2 Format normalisé des cartes de câblage imprimé 8

CONTENTS

Page

FOREWORD 5

PREFACE 5

INTRODUCTION 7

MECHANICAL SPECIFICATIONS

Clause

1. Scope 7

2. Object 7

3. Backplane considerations 7

3.1 Board to board relationships 7

3.2 System bus pin assignments 9

3.3 Bus connectors 9

4. Form factors 9

4.1 Connector naming and pin numbering standards 9

4.2 Standard outline of printed wiring boards 9

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

BUS SYSTÈME À MICROPROCESSEURS – DONNÉES: 8 BITS ET 16 BITS (MULTIBUS I)

Deuxième partie: Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

PRÉAMBULE

1) Les décisions ou accords officiels de la CEI en ce qui concerne les questions techniques, préparés par des Comités d'Etudes où sont représentés tous les Comités nationaux s'intéressant à ces questions, expriment dans la plus grande mesure possible un accord international sur les sujets examinés.

2) Ces décisions constituent des recommandations internationales et sont agréées comme telles par les Comités nationaux.

3) Dans le but d'encourager l'unification internationale, la CEI exprime le voeu que tous les Comités nationaux adoptent dans leurs règles nationales le texte de la recommandation de la CEI, dans la mesure où les conditions nationales le permettent. Toute divergence entre la recommandation de la CEI et la règle nationale correspondante doit, dans la mesure du possible, être indiquée en termes clairs dans cette dernière.

4) La CEI n'a fixé aucune procédure concernant le marquage comme indication d'approbation et sa responsabilité n'est pas engagée quand il est déclaré qu'un matériel est conforme à l'une de ses recommandations.

PRÉFACE

La présente norme a été établie par le Sous-Comité 47B*: Systèmes à microprocesseurs, du Comité d'Etudes n° 47 de la CEI: Dispositifs à semiconducteurs.

Cette norme constitue la deuxième partie d'une série de publications dont les autres parties sont les suivantes:

- Publication 796-1 (1990): Bus système à microprocesseurs – Données: 8 bits et 16 bits (MULTIBUS I) – Première partie: Description fonctionnelle avec spécifications électriques et chronologiques.

- Publication 796-3 (1990): Troisième partie: Description mécanique et brochage pour la configuration Eurocard ayant des connecteurs rapportés.

Le texte de cette norme est issu des documents suivants:

Règle des Six Mois	Rapport de vote
47B(BC)9	47B(BC)14

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cette norme.

* Le Sous-Comité 47B de la CEI est désormais transféré dans l'ISO/CEI JTC 1.

La présente norme a été approuvée selon les procédures de la CEI et, par conséquent, est publiée comme norme de la CEI.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

MICROPROCESSOR SYSTEM BUS – 8-BIT AND 16-BIT DATA (MULTIBUS I)

Part 2: Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

FOREWORD

1) The formal decisions or agreements of the IEC on technical matters, prepared by Technical Committees on which all the National Committees having a special interest therein are represented, express, as nearly as possible, an international consensus of opinion on the subjects dealt with.

2) They have the form of recommendations for international use and they are accepted by the National Committees in that sense.

3) In order to promote international unification, the IEC expresses the wish that all National Committees should adopt the text of the IEC recommendation for their national rules in so far as national conditions will permit. Any divergence between the IEC recommendation and the corresponding national rules should, as far as possible, be clearly indicated in the latter.

4) The IEC has not laid down any procedure concerning marking as an indication of approval and has no responsibility when an item of equipment is declared to comply with one of its recommendations.

PREFACE

This standard has been prepared by Sub-Committee 47B*: Microprocessor systems, of IEC Technical Committee No. 47: Semiconductor devices.

This standard forms Part 2 of a series of publications, the other parts being:

- Publication 796-1 (1990): Microprocessor system bus – 8-bit and 16-bit data (MULTIBUS I) – Part 1: Functional description with electrical and timing specifications.

- Publication 796-3 (1990): Part 3: Mechanical and pin descriptions for the Eurocard configuration with pin and socket (indirect) connectors.

The text of this standard is based on the following documents:

Six Months' Rule	Report on Voting
47B(CO)9	47B(CO)14

Full information on the voting for the approval of this standard can be found in the Voting Report indicated in the above table.

* IEC Sub-Committee 47B has now been transferred to ISO/IEC JTC 1.

This standard was approved according to IEC procedures and is therefore published as an IEC standard.

BUS SYSTÈME À MICROPROCESSEURS – DONNÉES: 8 BITS ET 16 BITS (MULTIBUS I)

Deuxième partie: Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

---

INTRODUCTION

La présente norme fait partie d'une série qui traite des interfaces mécaniques et électriques permettant aux divers composants d'un système à microprocesseurs de dialoguer entre eux. Le bus d'interface sert de moyen de transfert en parallèle et d'interconnexion des signaux utilitaires pour les composants d'un système étroitement couplés. La série est composée d'une description fonctionnelle et de deux normes mécaniques.

SPÉCIFICATIONS MÉCANIQUES

1. Domaine d'application

La présente norme est applicable à une interface utilisée pour assurer la liaison des composants d'un système à microprocesseurs au moyen du fond de panier à connecteurs en bout de carte.

MICROPROCESSOR SYSTEM BUS – 8-BIT AND 16-BIT DATA (MULTIBUS I)

Part 2: Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

INTRODUCTION

This standard is one of a series which deals with the electrical and mechanical interfaces to allow various microprocessor system components to interact with each other. The interface bus serves as a parallel transfer and utility signal interconnect for closely coupled system components. The series consists of one functional description and two alternative mechanical standards.

MECHANICAL SPECIFICATIONS

1. Scope

This standard is applicable to an interface used to connect microprocessor system components by means of the edge connector (direct) type backplane.